



(2)

特開平7-298293

1

2

## 【特許請求の範囲】

【請求項1】 感光素子上に異なる色光を透過する色フィルタを順次配列した撮像素子を用いて、空間変調された色信号と輝度信号を得る単板式撮像装置であって、前記異なる色光に対応する前記撮像素子の出力信号を演算処理して原色成分を得る色分離手段と、この色分離手段の演算係数を変更する演算係数変更手段とを備えたことを特徴とする撮像装置。

【請求項2】 撮像素子の出力信号にもとづいて被写体の色相のタイプを判定する色相タイプ判定手段を備え、演算係数変更手段は前記色相タイプ判定手段の出力にもとづいて色分離手段の演算係数を変更するものであることを特徴とする請求項1記載の撮像装置。

【請求項3】 被写体の色相のタイプは、原色系と補色系であることを特徴とする請求項2記載の撮像装置。

【請求項4】 演算係数変更手段は、手動入力で動作するものであることを特徴とする請求項1記載の撮像装置。

## 【発明の詳細な説明】

## 【0001】

【産業上の利用分野】 本発明は、色フィルタを配列した撮像素子を用いた撮像装置に関し、特にその色分離に関する。

偶数フィールド n ライン

偶数フィールド n + 1 ライン

奇数フィールド n ライン

奇数フィールド n + 1 ライン

前記4種類の信号WB, WR, GR, GBから隣接する画素間の加算、減算を行い以下の信号成分を得る。

【0006】  $y = WB + GR / WR + GB$

$cr = WR - GB$

$cb = WB - GR$

## 【0007】

## 【数1】

$$z \begin{bmatrix} R \\ G \\ B \end{bmatrix} = \begin{bmatrix} x_0 & x_1 & x_2 \\ y_0 & y_1 & y_2 \\ z_0 & z_1 & z_2 \end{bmatrix} * \begin{bmatrix} r \\ g \\ b \end{bmatrix}$$

【0008】 なお、前記4種類の信号WB, WR, GR, GBは前記走査方法によって、時分割で出力されるため同時に得られない。そこで1水平ライン及び、1画素分の選択素子と選択回路により同種の信号が常時得られるようしている。

## 【0009】

【発明が解決しようとする課題】 しかしながら、単板式撮像装置においては、その撮像素子から得られた4種の色信号成分から輝度信号成分も分離しており、前述の色

\*するものである。

## 【0002】

【従来の技術】 従来、固体撮像素子上の受光素子上に異なる色光を透過する色フィルタを順次配し、固体撮像素子上に被写体像を結像し、固体撮像素子より空間変調された色信号と輝度信号を得る単板式撮像装置において、図3に示すような色フィルタ配列を有する撮像素子から以下のような処理を行って色信号を得ているものがある。

10 【0003】 前記撮像素子では、以下のような走査を行い映像信号が出力される。

【0004】 偶数フィールドにおいては、垂直方向に隣接するn水平ラインとn+1水平ラインの受光素子の電荷を加算し、垂直方向に隣接するn+2水平ラインとn+3水平ラインの受光素子の電荷を加算し、奇数フィールドにおいては、垂直方向に隣接するn+1水平ラインとn+2水平ラインの受光素子の電荷、垂直方向に隣接するn+3水平ラインとn+4水平ラインの受光素子の電荷、を加算して転送し出力する。前記走査によって以下のようない原色色成分構成比より構成される信号が出力される。

## 【0005】

$$\begin{aligned} m\text{行} \quad Mg + Cy &= R + G + 2B : WB \\ m+1\text{行} \quad G + Ye &= R + 2G : GR \\ m\text{行} \quad G + Cy &= 2G + B : GB \\ m+1\text{行} \quad Mg + Ye &= 2R + G + B : WR \\ m\text{行} \quad Cy + G &= 2G + B : GB \\ m+1\text{行} \quad Ye + Mg &= 2R + G + B : WR \\ m\text{行} \quad Cy + Mg &= R + G + 2B : WB \\ m+1\text{行} \quad Ye + G &= R + 2G : GR \end{aligned}$$

フィルタMg, Ye, Cy, GRの実際の色透過特性は、前述とは異なったRGB透過特性のものとなっている。従って、色分離処理して得られたR, G, B信号も良好な色分離特性を有することができないという問題がある。

【0010】 本発明は、この問題を解消するためなされたもので、原色系、補色系いづれの被写体においても良好な色分離特性を維持する撮像装置を提供すること目的とするものである。

## 【0011】

40 【課題を解決するための手段】 前記目的を達成するため、本発明では撮像装置を次の(1)～(4)のとおりに構成する。

【0012】 (1) 感光素子上に異なる色光を透過する色フィルタを順次配列した撮像素子を用いて、空間変調された色信号と輝度信号を得る単板式撮像装置であって、前記異なる色光に対応する前記撮像素子の出力信号を演算処理して原色成分を得る色分離手段と、この色分離手段の演算係数を変更する演算係数変更手段とを備えた撮像装置。

50 【0013】 (2) 撮像素子の出力信号にもとづいて被

(3)

特開平7-298293

3

写体の色相のタイプを判定する色相タイプ判定手段を備え、演算係数変更手段は前記色相タイプ判定手段の出力にもとづいて色分離手段の演算係数を変更するものである前記(1)記載の撮像装置。

【0014】(3)被写体の色相のタイプは、原色系と補色系である前記(2)記載の撮像装置。

【0015】(4)演算係数変更手段は、手動入力で動作するものである前記(1)記載の撮像装置。

【0016】

【作用】前記(1)～(4)の構成により、色分離手段の演算係数が変更できる。前記(2)、(3)の構成では被写体の色相のタイプに応じて演算係数が変更される。前記(4)の構成では手動入力により演算係数が変更される。

【0017】

【実施例】以下実施例を用いて本発明を詳述する。

【0018】図1は本発明の1実施例である“撮像装置”的ブロック図である。図において、1はレンズなどの撮像光学処理系、2は撮像レンズの焦点を制御する焦点制御系、3は入射光量を制御する絞り制御系、4は入射光量を制御する絞り、5は図3の色配列を持つ微小色分解フィルタを含む光電変換素子であるところの2次元カラー撮像素子である。

【0019】6は撮像素子5を駆動する駆動回路であって、テレビジョン信号の垂直プランギング期間にあたる期間内に撮像素子5内の光電変換素子に蓄積された電荷を垂直転送部へ転送するための制御信号、テレビジョン信号の映像信号有効期間内に相当する期間内に垂直転送部から転送された水平転送部の電荷を転送するため制御信号を出力する。

【0020】7は撮像素子5からの出力信号のリセット、クロックノイズを取り除く相間2重サンプリング回路(CDS)である。

【0021】8はCDS7の出力を入力し、制御電圧入力端子の制御電圧に応じて利得を可変させる利得可変増幅器(AGC)、9は入力映像信号の黒レベルを所定の電圧に固定させるクランプ回路、20は入力信号に応じたデジタルデータを出力するA/D変換器である。

【0022】10はAGC8の出力信号からテレビジョン信号における輝度信号、色信号を生成するためのデジタルの信号処理回路、11は、回路10で得られた原色信号から、色差信号R-Y、B-Yを生成するための色差マトリクス処理部である。

【0023】12は信号処理回路10より得られた信号に関するデジタルデータが入力されこのデジタルデータを処理して得られたデータにより、信号処理回路1\*

偶数フィールド

nライン

m行  $Mq' + Cy' = xR + yG + zB; WB$

m+1行  $C' + Ye' = xR + yG + zB; CR$

偶数フィールド

n+1ライン

m行  $C' + Cy' = xR + yG + zB; GB$

m+1行  $Mq' + Ye' = xR + yG + zB; WR$

4

\* 0、焦点制御系2、入射光量制御系3、利得制御系8への制御信号を出力するマイクロコントローラユニット(MCU)である。

【0024】13は信号処理回路10から得られた色差信号を所与の放送規格に準拠させた搬送色信号を生成するための搬送色信号変調回路(エンコーダ)である。

【0025】14はデジタル信号データをアナログ信号へ変換するためのD/A変換器、15は搬送色信号出力端子、16は輝度信号出力端子、17は加算器、18

19は発振器である。

【0026】100は入力信号に応じたデジタルデータを出力するA/D変換器20のクロック、水平同期信号HD、垂直同期信号VD、NTSC、PAL規格切り替え信号N/P、各処理部で必要とする各周波数、位相のクロックCLOCKS、テレビジョン信号形成のためのプランギングパルスBLK、バーストフラグパルスBF、色副搬送波SC、隕順次信号ALT、点順次信号PALT、複合同期信号CSYNC等を生成するタイミングコントローラである。

【0027】図2は図1で示した信号処理回路10の内部の1構成例をあらわす図である。図2において、101は固定長(1水平画素)のデジタルデータ選択回路、102は固定長(1水平ライン-2画素)のデジタルデータ選択回路である。

【0028】103は入力デジタルデータの加算平均を求める回路、104は切替え回路である。

【0029】105はガンマ補正及び高輝度部分のレベル圧縮を行うガンマニー処理部、106は乗算器、107は加算器、108は平滑化回路、109は減算器である。

【0030】122は、MCU12が前述各処理系を制御する際に、必要なデータ信号をMCU12が取り込み処理するのが容易なように前処理を行うデータ処理部である。

【0031】次に動作を説明する。

【0032】不図示の被写体は、撮像レンズ1、絞り制御系3により入射光量を調節され、撮像素子5の受光部積部に電荷として蓄積される。蓄積された電荷は、映像信号の垂直プランギング期間に相当する期間内に不図示の撮像素子内の垂直転送部へ転送される。垂直転送部へ転送された電荷は水平プランギング期間に撮像素子内の不図示の水平転送部へ送出される。水平転送部に転送された電荷は、有效映像期間内で水平転送部より出力され、電圧に変換される。以下に、読み出される信号のシーケンスと信号組成を示す。

【0033】

(4)

特開平7-298293

5  
奇数フィールド n ライン  
奇数フィールド n+1 ライン

m 行 Cy' + G' = xR + yG + zB : GB  
m+1 行 Ye' + Mg' = xR + yG + zB : WR  
m 行 Cy' + Mg' = xR + yG + zB : WB  
m+1 行 Ye' + G' = xR + yG + zB : GR

\* S i g 0z = (WB0z, WR0z, GR0z, GB0z)

色分離マトリクス

A0 = α0ij (i = 0, 1, 2, j = 0, 1, 2)

は以下の式を満たすマトリクスとなる。

10 [0035] A0 \* S i g 0x = (U, 0, 0)  
A0 \* S i g 0y = (0, V, 0)  
A0 \* S i g 0z = (0, 0, W)

これをとくと、

[0036]

[数2]

前述の撮像素子5の出力信号の色分離マトリクスの構成  
例を以下に示す。

[0034] 良好的な色分離特性を維持したい色温度範囲  
K0 ~ K1において、K0において得られた被写体データ  
から得られた色分離出力 (R, G, B) が、

$$(R, G, B) = (U, 0, 0) \\ (0, V, 0) \\ (0, 0, W)$$

となるようにしたい被写体を撮像し、それぞれの被写体  
について以下の4種類の信号データ S i g (WB, W  
R, GR, GB) が得られたとき、

$$S i g 0x = (WB0x, WR0x, GR0x, GB0x) \\ S i g 0y = (WB0y, WR0y, GR0y, GB0y)$$

$$\alpha10 = \{(x0 y2 - x1 y1) (y1 z2 - y2 z1) - (x1 z2 - x2 y2) (z1 y2 - z2 y1)\} / \{(x0 y2 - x1 y1) (y1 z2 - y2 z1) - (x1 z2 - x2 y2) (z1 y2 - z2 y1)\}$$

$$\alpha11 = \{(x1 z2 - x2 y2) - (y0 z2 - y2 z0)\} \alpha10 / (y1 z2 - y2 z1)$$

$$\alpha12 = (x1 - \alpha10 y0 - \alpha11 y1) / z2$$

(i = 0, 1, 2)

[0037] ただし、

$$(k0, k1, k2) = (U, 0, 0) (i=0 のとき) \\ (0, V, 0) (i=1) \\ (0, 0, W) (i=2)$$

また、(x0, y0, z0), (x1, y1, z1), (x2, y2, z  
2) は各々 Y, CR, CB の RGB 組成を表しており、  
x0 = WB0x + GR0x (または、WR0x + GB0x)  
y0 = WB0y + GR0y (または、WR0y + GB0y)  
z0 = WB0z + GR0z (または、WR0z + GB0z)  
x1 = WR0x - GB0x y1 = WR0y + GB0y z1 = WR0z  
+ GB0z  
x2 = WB0x - GR0x y2 = WB0y + GR0y z2 = WB0z  
+ GR0z  
である。

[0038] 同様に被写体データから得られた色分離出  
力 (R, G, B) が、

$$(R1, G1, B1) = (U0, U1, 0) \\ (0, V1, V1) \\ (W0, 0, W1)$$

40

となるようにしたい被写体を撮像し、それぞれの被写体  
について以下の4種類の信号データ S i g (WB, W

$$\alpha10 = \{(x0 y2 - x1 y1) (y1 z2 - y2 z1) - (x1 z2 - x2 y2) (z1 y2 - z2 y1)\} / \{(x0 y2 - x1 y1) (y1 z2 - y2 z1) - (x1 z2 - x2 y2) (z1 y2 - z2 y1)\}$$

$$\alpha11 = \{(x2 z2 - x1 y2) - (y0 z2 - y2 z0)\} \alpha10 / (y1 z2 - y2 z1)$$

$$\alpha12 = (x1 - \alpha10 y0 - \alpha11 y1) / z2$$

(i = 0, 1, 2)

[0041] ただし、

(5)

特開平7-298293

$$\begin{aligned} & \text{7} \\ & (k_0, k_1, k_2) = (1, 0, 0) \quad (l=0 \text{のとき}) \\ & \quad (0, 1, 0) \quad (l=1) \\ & \quad (0, 0, 1) \quad (l=2) \end{aligned}$$

また、 $(x_0, y_0, z_0)$ ,  $(x_1, y_1, z_1)$ ,  $(x_2, y_2, z_2)$ は各々CCDから得られた出力信号を以下の計算、減算処理して得られた信号のRGB組成を表しており、  
 $x_0 = WB_{1x} + GR_{1x}$  (または、 $WR_{1x} + GB_{1x}$ )  
 $y_0 = WB_{1y} + GR_{1y}$  (または、 $WR_{1y} + GB_{1y}$ )  
 $z_0 = WB_{1z} + GR_{1z}$  (または、 $WR_{1z} + GB_{1z}$ )

$$\begin{aligned} CR_{1x} &= (\bar{v}_0 v_1 CC_{22x} - \bar{v}_1 v_0 CC_{21x} + \bar{v}_1 v_1 CC_{22x}) / (v_0 v_0 v_1 + v_1 v_1 v_0) \\ CR_{1y} &= (\bar{v}_1 v_0 CC_{22y} - \bar{v}_0 v_1 CC_{21y} + \bar{v}_0 v_0 CC_{22y}) / (v_0 v_0 v_1 + v_1 v_1 v_0) \\ CR_{1z} &= (-\bar{v}_0 v_0 CC_{22z} + \bar{v}_0 v_1 CC_{21z} + \bar{v}_0 v_0 CC_{22z}) / (v_0 v_0 v_1 + v_1 v_1 v_0) \\ &\quad (k = 0, 1, 2, 3 \text{ 但し} \\ &\quad k = 0 \text{ のとき } CR_k = R \\ &\quad 1 \quad R \\ &\quad 2 \quad G \\ &\quad 3 \quad B \text{ を表す}) \end{aligned}$$

【0043】である。

【0044】前記2つのマトリクスA0, A1から、以下のように色分離マトリクスAを構成する。A0,A1のマトリクス係数で、白色に色分離したい被写体のRGB色分離出力が等しくなるように各々のマトリクスの各列にスカラー $\beta_{0i}$ ,  $\beta_{1i}$ を乗じ係数 $k, (1-k)$ を乗じて加算する。

$$[0045] A_{ij} = k \beta_{0i} \alpha_{0ij} + (1-k) \beta_{1i} \alpha_{1ij}$$

$$(i=0,1,2 \quad j=0,1,2,3)$$

$$0 < k < 1$$

前記マトリクスA<sub>ij</sub>の各列にスカラー $\beta_{ij}$  ( $i=0,1,2$ )を乗じて、いわゆるホワイトバランス処理を行う。例えば被写体画面全体のRGBの各々の積分値が等しくなるような係数や被写体に照射される光源の色温度等に応じて可変される係数が用いられる。

【0046】kは撮像素子5上の色フィルタの素子毎の個体差、色分離特性を重視する色相等の条件を考慮して変更される。

【0047】本実施例では、撮像素子5の出力信号をマイクロコントロールユニット12に入力して、被写体の色相が原色系、補色系のいずれで、かつ、どの程度であるか判定し、これに応じてkの値を0から1の間で変更しているが、被写体の色相のタイプに応じて手動で、kの値を変更するようにしてもよい。

【0048】前記走査により色分離マトリクス

$$\alpha_{ij} \cdot \beta_{ij}$$

が一意に決定され、所望の原色成分を得ることができると。

【0049】以下全体の信号処理について説明する。

【0050】前述の走査により撮像素子5から読み出された撮像映像信号は、CDS7によりクロック成分とリセットノイズが除去された後、利得可変増幅器8により、利得制御信号AGCに応じた利得で増幅され、クラップ回路9で黒レベルをA/D変換器20の入力レンジ

$$\begin{aligned} & \text{8} \\ & x_1 = WR_{1x} - GB_{1x} \quad y_1 = WR_{1y} - GB_{1y} \quad z_1 = WR_{1z} \\ & - GB_{1z} \\ & x_2 = WB_{1x} - GR_{1x} \quad y_2 = WB_{1y} - GR_{1y} \quad z_2 = WB_{1z} \\ & - GR_{1z} \\ & \text{であり、各信号のRGB組成は、} \\ & [0042] \\ & [数4] \end{aligned}$$

の概ね下限の基準に固定され、デジタルデータ信号に変換される。

【0051】このデジタル信号は、1画素遅延回路101・DP-1, DP-2、(1水平ライン-2) 水平面素遅延回路102・DL-1、一面素遅延回路DP-3, DP-4、(1水平ライン-2) 水平面素遅延回路102・DL-2、一面素遅延回路101・DP-5, DP-6が継続に接続された遅延回路のDP-1に入力され、前記各遅延素子からの出力は、

A/D, DP2, DL-2, DP6

DP1, DP5

DL-1, DP4

の組合せて平均回路103に入力される。平均回路103出力及び一面素遅延回路DP3出力は切替え回路104に接続されている。切替え回路104の制御信号入力には、線順次信号ALT、点順次信号PAL/Tが入力され、これによって切替え回路104の出力からは、同種の色信号データ系列が出力される。

【0052】切替え回路104の出力は減算器109に接続されており、前記CR, CB信号が出力される。また遅延素子出力は、平滑回路108にも接続されており、隣接する3画素間で1/4, 1/2, 1/4の利得を乗じて加算処理を行いY信号を得る。

【0053】前述の処理で得られたY, CR, CB信号は、乗算器108に入力されており、乗算器の入力のもう一方にはMCU12の出力MATが接続されており、切替え回路104の出力の乗算MATがMCU12から制御可能なようになっている。このMCU12からは前述のホワイトバランスのための係数を乗じた前述の手法で算出されたマトリクス係数が出力される。この乗算器108の出力のうち異種の信号の乗算結果を加算器107で加算して原色信号成分を得る。

【0054】前述の出力信号データは、ガンマーニー処理部105によってガンマ補正処理、高レベルデータの圧縮が施され、色差信号生成部11によって原色信号データ

(6)

特開平7-298293

9  
タから、所定の比率に従って色差信号データを生成す

【0055】前記2つの色差信号データの各々は変調器13により、所定の放送規格に準拠した位相基準をカラーパーストフラグタイミング信号BFに従い加えたのち、信号データと同一振幅で、符号が反対であるデータを生成する。前記4つデータ系列を、所定の規格の副搬送周波数の4倍の周波数で反対符号のデータ系列が反対位相になるように、副搬送波の4種の位相に対応させて出力する。この出力はD/A変調器14によりアナログ信号に変換され、副搬送波周波数を中心とした不回示のバンドパスフィルタに入力される。

【0056】また輝度信号は、撮像素子5の色成分抽出画素の画素配列により決定される色信号変調送波を低域ろ波器103で除去し、ガンマ処理、ニードル処理を行う。

\* 検度信号生成部105で生成される。

18

[0057]

【発明の効果】以上述べたように、本発明によれば、原色系、補色系どちらの被写体においても良好な色分離特性を維持する撮像装置が提供できる。

#### 【図面の簡単な説明】

〔図1〕 実施例のブロック図

【図2】 信号処理回路10の内部構成を示すブロック図

10 [図3] 撮像素子5における色フィルタの配置を示す  
図

### 【符号の説明】

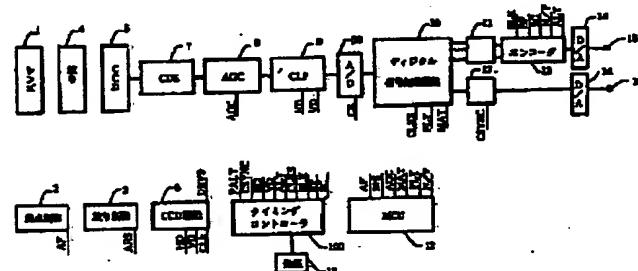
## 5 2次元カラー撮像素子

10 信号处理回路

## 1.2 マイクロコントロールユニット

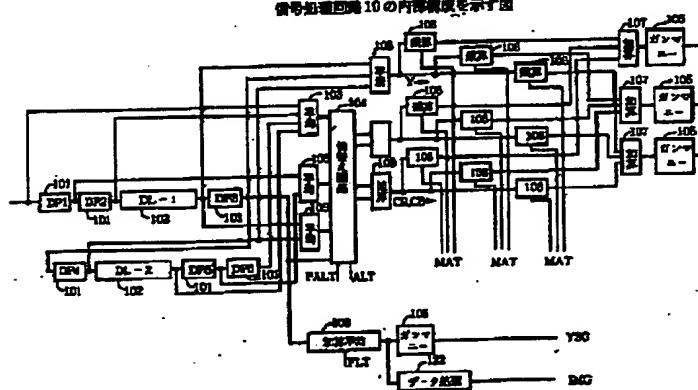
[圖 1]

### 実施例のブロック図



【圖2】

#### 骨髄移植10の内部構成を示す直



(7)

特開平7-298293

【図3】

検査電子5における色フィルタの配列を示す図

n行	m+1行
n列	Mg G
n+1列	Cy Ye
n+2列	G Mg
n+3列	Cy Ye
n+4列	Mg G